

PCT

世界知的所有権機関
国際事務局
特許協力条約に基づいて公開された国際出願



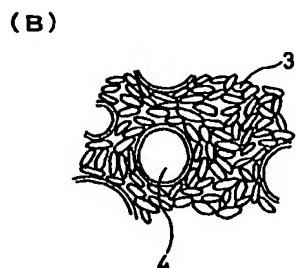
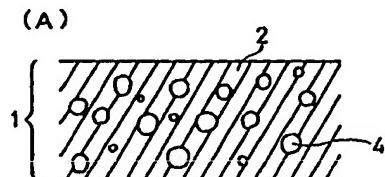
(51) 国際特許分類6 H01B 1/20, C09J 201/00, 9/02, H05K 1/09, 3/40, H01G 1/01, 4/12		A1	(11) 国際公開番号 (43) 国際公開日	WO00/13190 2000年3月9日(09.03.00)
(21) 国際出願番号 (22) 国際出願日 (30) 優先権データ 特願平10/244151 特願平10/324699		PCT/JP99/04595 1999年8月26日(26.08.99) JP 1998年8月28日(28.08.98) JP 1998年11月16日(16.11.98)	(74) 代理人 弁理士 松田正道(MATSUDA, Masamichi) 〒532-0003 大阪府大阪市淀川区宮原5丁目1番3号 新大阪生島ビル Osaka, (JP)	(81) 指定国 CN, US, 欧州特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE)
(71) 出願人 (米国を除くすべての指定国について) 松下電器産業株式会社 (MATSUSHITA-ELECTRIC INDUSTRIAL CO., LTD.:[JP/JP]) 〒571-8501 大阪府門真市大字門真1006番地 Osaka, (JP)			(添付公開書類 国際調査報告書)	
(72) 発明者 ; および (75) 発明者／出願人 (米国についてのみ) 井垣恵美子(IGAKI, Emiko)[JP/JP] 〒661-0003 兵庫県尼崎市富松町4-36-21 Hyogo, (JP) 棚橋正和(TANAHASHI, Masakazu)[JP/JP] 〒545-0035 大阪府大阪市阿倍野区北畠1-11-20 Osaka, (JP) 鈴木 武(SUZUKI, Takeshi)[JP/JP] 〒594-0041 大阪府和泉市いぶき野4-4-3-1301 Osaka, (JP)				

(54) Title: CONDUCTIVE PASTE, CONDUCTIVE STRUCTURE USING THE SAME, ELECTRONIC PART, MODULE, CIRCUIT BOARD, METHOD FOR ELECTRICAL CONNECTION, METHOD FOR MANUFACTURING CIRCUIT BOARD, AND METHOD FOR MANUFACTURING CERAMIC ELECTRONIC PART

(54) 発明の名称 導電性ペースト、およびそれを用いた導電性構造、電子部品、実装体、回路基板、電気的接続方法、回路基板の製造方法、及びセラミック電子部品の製造方法

(57) Abstract

A conductive paste used for mounting an electronic part on a board or connecting electrodes, a conductive structure using the paste, an electronic part, a module, a circuit board, a method for electrical connection, a method for manufacturing a circuit board, and a method for manufacturing a ceramic electronic part (all will be referred to as "conductive paste and so forth") are disclosed. Electrical connection using conductive paste is used in various fields for its ease. The conductivity of conductive paste is ensured by the contact between conductive particles in the conductive paste. Conventionally, stress is generated in conductive paste when it is heated, and the contact between conductive particles is partially broken when the stress is relaxed, causing a problem of high resistance. The conductive paste of the invention is characterized in that it contains conductive particles, a foaming material foamable when heated or depressurized, and a resin and it does not lose its conductivity even after the foaming material is foamed. The base has a good stress resistance and enables low-resistance electrical connection.



(57)要約

本発明は、電子部品の基板への実装や、電極間接合等に用いられる、導電性ペースト、およびそれを用いた導電性構造、電子部品、実装体、回路基板、電気的接続方法、回路基板の製造方法、セラミック電子部品の製造方法（以下、「導電性ペースト等」という。）に関する。

導電性ペーストを用いた電気的接合は、その簡便さから種々の分野に利用されているが、導電性ペーストの導電性は導電性粒子間の接触により保持されているところ、従来の導電性ペーストでは、加熱によって応力が発生し、その応力緩和時に粒子間の接触がはずれて抵抗が高くなる等の問題点を有していた。

本発明は、耐応力特性の良い、低抵抗な電気的接合等を達成できる、導電性粒子と、加熱あるいは減圧時に発泡する発泡性材料と、樹脂とを含有し、前記発泡性材料が発泡した後でも、導電性を失わないことを特徴とする導電性ペースト等である。

PCTに基づいて公開される国際出願のパンフレット第一頁に掲載されたPCT加盟国を同定するために使用されるコード(参考情報)

AE アラブ首長国連邦	DM ドミニカ	KZ カザフスタン	RU ロシア
AL アルバニア	EE エストニア	LC セントルシア	SD スーダン
AM アルメニア	ES スペイン	LJ リヒテンシュタイン	SE スウェーデン
AT オーストリア	FI フィンランド	LK スリ・ランカ	SG シンガポール
AU オーストラリア	FR フランス	LR リベリア	SI スロヴェニア
AZ アゼルバイジャン	GA ガボン	LS レソト	SK スロヴァキア
BA ボスニア・ヘルツェゴビナ	GB 英国	LT リトアニア	SL シエラ・レオネ
BB ベルバドス	GD グレナダ	LU ルクセンブルグ	SN セネガル
BE ベルギー	GE グルジア	LV ラトヴィア	SZ スワジランド
BF ブルガリア・ファソ	GH ガーナ	MA モロッコ	TD チャード
BG ブルガリア	GM ガンビア	MC モナコ	TG トーゴー
BJ ベナン	GN ギニア	MD モルドavia	TJ タジキスタン
BR ブラジル	GW ギニア・ビサオ	MG マダガスカル	TZ タンザニア
BY ベラルーシ	GR ギリシャ	MK マケドニア田ユーロゴスラヴィア	TM トルクメニスタン
CA カナダ	HR クロアチア	ML マリ	TR トルコ
CF 中央アフリカ	HU ハンガリー	MM モンゴル	TT トリニダッド・トバゴ
CG コンゴー	ID インドネシア	MR モーリタニア	UA ウクライナ
CH スイス	IE アイルランド	MW マラウイ	UG ウガンダ
CI コートジボアール	IL イスラエル	MX メキシコ	US 米国
CM カメルーン	IN インド	NE ニジェール	UZ ウズベキスタン
CN 中国	IS アイスランド	NL オランダ	VN ヴィエトナム
CR コスタ・リカ	IT イタリア	NO ノルウェー	YU ユーロボラビア
CU キューバ	JP 日本	NZ ニュー・ジーランド	ZA 南アフリカ共和国
CY キプロス	KE ケニア	PL ポーランド	ZW ジンバブエ
CZ チェコ	KG ケルギスタン	PT ポルトガル	
DE ドイツ	KP 北朝鮮	RO ルーマニア	
DK デンマーク	KR 韓国		

明細書

導電性ペースト、およびそれを用いた導電性構造、電子部品、実装体、回路基板、電気的接続方法、回路基板の製造方法、及びセラミック電子部品の製造方法

技術分野

本発明は、電子部品の基板への実装や、電極間接合等に用いられる、導電性ペースト等に関するものである。

背景技術

従来、電子部品の基板への実装や電極間の接合に用いられてきた導電性接着剤は、その目的が固定と電気的接続であるため、固定用の粘着性の樹脂や硬化性の樹脂ペースト中に、導電性を有する銀や銅などの金属粒子を分散させたものが一般的であった。

接着が有効になるためには、接着剤と被着体の表面がミクロなレベルで充分近接することが重要である。粘着タイプの場合は柔軟で変形しやすく被着体表面との親和性の高い樹脂が、また、硬化タイプの場合は流動性および濡れ性が高い樹脂が用いられてきた。これにより、粘着タイプ、硬化タイプいずれの場合も、接着剤は被着体のミクロな凹凸に入ることができ、良好な接着性を達成できる。

一方、導電性粒子はその用途によって各種形状の粒子が用いられてきたが、粘着タイプ、硬化タイプともに、良好な電気的接続を得

るために低抵抗であることが要求され、接着剤中の導電性粒子の含有率を向上させ、かつ気泡を除去し、導電性粒子による体積占有率を高くするようなされてきた。

また、硬化タイプでは、硬化時に体積収縮が起こるので、発生する内部応力を緩和するために可塑剤等の添加が行われることもあった。

導電性接着剤を用いる電気的接合方法は、一般には、その簡便さから種々の分野に利用されているが、昨今、樹脂自体が、あるいは可塑剤が添加されているために柔軟性を有するということで、熱的および機械的に歪の発生しやすい部分の電気的接続方法として広く利用されつつある。また、小型電子部品の端子電極や、電子部品の基板への実装についても、導電性接着剤を用いる電気的接合方法の応用展開が著しい。一例として挙げれば、基板への実装への例が、特開平1-232735公報に開示されている。

しかしながら、従来の導電性接着剤の場合、その導電性が導電性粒子間の接触により保持されているため、加熱により被着体に膨張収縮が生じた時や基板がたわんだ際に、応力が発生し、その応力緩和時に粒子間の接触がはずれて抵抗が高くなるという問題点を有していた。

また、接続する電極との電気的接続も導電性粒子と電極との接触により行っているため、上述同様応力に弱いだけでなく、場合によっては初期から電極と接着剤との間の界面抵抗が大きくなってしまうという問題点を有していた。

他方、近年、電子機器の小型化、高性能化に伴い、産業用にとどまらず広く民生用機器の分野においてもLSI等の半導体チップを高密度に実装できる多層配線回路基板が安価に供給されることが強く要望されてきている。このような多層配線回路基板では微細な配線ピッチで形成された複数層の配線パターン間を高い接続信頼性で電気的に接続することが重要である。

このような市場の要望に対して従来の多層配線基板の層間接続の主流となっていたスルーホール内壁の金属めっき導体に代えて、多層プリント配線基板の任意の電極を任意の配線パターン位置において層間接続できるインナービアホール接続法すなわち全層IVH構造樹脂多層基板と呼ばれるものがある（特開平06-268345号公報）。これは多層プリント配線基板のビアホール内に導電体を充填して必要な各層間のみを接続することが可能であり、部品ランド直下にインナービアホールを設けることができるために、基板サイズの小型化や高密度実装を実現することができる。

しかしながら一般的なインナービアホール接続方式では、導電性ペーストをスキージ印刷してビアホール内へ充填することによって行われているが、とくに微小径のビアホールに対する導電性ペーストの充填には導電性ペーストの粘度特性が重要な役割を占めることとなる。ビアホール充填用導電性ペーストにおいて印刷特性と層間接続における導電性とはその構成材料面から見て相反するものである。

すなわち導電性を向上させるために微粒子の導電性粒子の構成比

を上げると樹脂成分が導電性粒子の表面に吸着されてペーストの粘度が上昇し、印刷しにくくなる。またペーストの粘度を下げて印刷特性を向上させるために表面積の小さい、すなわち粒径の大きい導電性粒子を用いたり、導電性粒子の構成比を減少したりすると導電性粒子同士の接触面積が小さくなり、接続信頼性に問題が生じる。すなわち導電性ペースト中の導電性は、導電性粒子同士が点接触することにより、またビアホールの上面にある電極箔と導電性粒子との電気的接続も導電性粒子と電極箔との点接触に依存しているため、とくに配線パターンが線幅、線間隔ともに微細化され、したがってビアホール径も微小化されたとき多層配線間の層間接続において高い接続信頼性を確保することが極めて難しいものとなる。

発明の開示

本発明は、以上のような課題を解決し、低抵抗でかつ応力に耐えうる導電性構造を形成し得る導電性ペーストなどを提供することを目的とする。

そもそも、たとえば、導電性ペーストの典型例である接着剤の導電性は、接着剤中に分散された導電性粒子同士の接触により付与される。また、接続する電極との電気的接続は接着剤中の導電性粒子と電極間の接触により付与される。従って、導電性粒子間の接触面積および導電性粒子と電極間の接触面積が大きい程、抵抗が小さく良好な電気的接続が得られる。

導電性接着剤中に、発泡性材料として例えば発泡性樹脂粉を含有

させ加熱あるいは減圧により発泡性樹脂粉を発泡させた場合、マクロ構造としては接着剤中の導電性粒子の体積含有率が減少する。しかしながら、ミクロ構造的には、導電性粒子間および導電性粒子と電極間の接触面積は、発泡性樹脂粉を含有させない場合の接触面積と同等あるいはそれ以上にすることができる。これは、例えば自由に膨張できる場所で本発明の硬化タイプの導電性接着剤を利用する場合には、本発明の方法のように、樹脂が硬化する前に発泡性樹脂粉を発泡させ、その後に硬化する工法を採用することにより達成できる。このとき、導電性粒子間の接触は、発泡により生じた気泡部以外の部分における樹脂の硬化収縮により決まるため、発泡性樹脂粉を含まない場合と比べてほとんど変化せず、導電性粒子間の接合点の数も大きく減少しない。そのため、導電性接着剤層全体としての導電性粒子間の接触面積はほぼ同等となる。これにより、導電性接着剤層の全体体積が増加して見かけの比抵抗は増加するが、抵抗値としてはあまり増加せず、ほぼ同等の導電性をもつものになる。

一方、一定距離の隙間に導電性接着剤を入れ硬化させるような場合には、従来の導電性接着剤を用いると、空間規制により導電性接着剤層全体の硬化収縮が阻害され、通常期待される硬化収縮による導電性粒子間の接触面積の増大が阻害される。この場合、単に膨張させたようになったり、隙間が発生したりして、抵抗値が高い接続となってしまう。これに対し、本発明の導電性接着剤を用いると、気泡以外の導電性部分が硬化収縮する以上に気泡部が膨張するため、限定された空間の中では、気泡以外の部分には従来と比較して大き

な圧縮応力が発生して加圧されることになる。これにより従来よりも、導電性粒子間および導電性粒子と被着される電極間の接触面積が増大し、隙間も発生させずに、抵抗も低い良接合状態を達成できる。この場合は見かけの比抵抗も小さくなる。

これにより、発泡性樹脂粉を含有させてもその含有率が過大となるない限り、発泡を起こさない場合に比べて、同等以上の導電性を有する接着剤を提供することができる。

それと同時に、接着剤に発泡性樹脂粉を含有させた場合、その発泡後の構造体は内部に多数の小気孔を有した、導電性粒子と接着剤樹脂からなるネットワーク構造となる。多数の気孔を有する構造体は非常に柔軟性に富み、応力に対して容易に変形し応力緩和することができる。この応力緩和は主として気孔の変形により行われ、導電性粒子間の接触および電極との接合を引き離す力は大きく減衰する。したがって、歪を与えた際ににおいても電気的良接続を保持し続けることが可能となる。

上述したように、導電性接着剤中に発泡性材料を含有させることにより、耐歪応力特性の良い低抵抗な導電性接着剤等の導電性ペーストを提供することができる。

上記目的を達成するため、本発明の導電性ペーストは、導電性粒子と、加熱あるいは減圧時に発泡する発泡性材料と、樹脂とを含有し、前記発泡性材料が発泡した後でも、電気的接続材料としての良導電性を失わないことすなわち、体積中抵抗率で $10^{-6} \Omega \cdot \text{cm}$ 以上 $10^{-2} \Omega \cdot \text{cm}$ 以下を保ち得ることを特徴とする導電性ペー

ストである。

また、本発明は、そのような導電性ペーストを用いた導電性構造、電子部品、実装体、回路基板、電気的接続方法、回路基板の製造方法、及びセラミック電子部品の製造方法である。

図面の簡単な説明

【図 1】

本発明の一実施の形態における導電性接着剤層の構造を示す断面図（A）とその微細構造を示す断面図（B）。

【図 2】

従来例における導電性接着剤層の構造を示す断面図（A）とその微細構造を示す断面図（B）。

【図 3】

本発明の一実施の形態における発泡性樹脂粉の構造を示す断面図。

【図 4】

本発明の一実施例であるコンデンサの断面図。

【図 5】

本発明の一実施例であるコンデンサの断面図。

【図 6】

本発明の一実施例であるコンデンサの断面図。

【図 7】

本発明の一実施例である積層セラミックコンデンサの外部電極部の断面図。

【図 8】

本発明の一実施例である積層セラミックコンデンサの外部電極部の一部拡大断面図。

【図 9】

本発明の一実施例である積層セラミックコンデンサの基板への実装体の断面図。

【図 10】

本発明の一実施例である半導体の基板への実装体の断面図。

【図 11】

本発明の一実施の形態におけるビアホール充填用導電性ペーストの構成を示す回路基板の一部拡大断面図。

【図 12】

同実施の形態における回路基板の製造方法を説明する一部工程断面図。

【符号の説明】

- 1 導電性接着剤層
- 2 導電性粒子と樹脂が形成する構造体
- 3 導電性粒子
- 4 発泡性樹脂粉が発泡した後的小気孔
- 5 中空樹脂粒子
- 6 膜壁
- 7 低沸点炭化水素
- 8 気孔
- 10 絶縁基板

- 20 貫通孔
- 30 ビアホール充填用導電性ペースト
- 40 銅箔
- 50 導電性粒子
- 60 中空合成樹脂粒子
- 70 気体、液体または固体
- 80 マイクロカプセル
- 90 熱硬化性樹脂
- 100 ビアホール導体

発明を実施するために最良の形態

以下、本発明の実施の形態について図面を参照して詳細に説明する。

本発明の導電性ペーストの実施の形態である導電性接着剤は、粘着性の樹脂あるいは硬化タイプの樹脂中に、導電性を有する導電性粒子を分散させている。

その導電性粒子としては、一般的な導電性接着剤に用いられている金属粒子ならその種類は限定されないが、金粒子、銀粒子、銅粒子、錫粒子、インジウム粒子、パラジウム粒子、ニッケル粒子、あるいは鉛粒子から選択された少なくとも1種の金属粒子またはこれらの任意の合金粒子であることが好ましい。中でも、金属自体が軟らかい場合、圧縮力が作用した際に接触面積を拡大化しやすいので、金粒子や銀粒子、あるいはインジウム粒子がさらに好ましい。また、

半田粒子を加熱硬化タイプに用いた場合、加熱時に粒子同士の界面が溶融して金属結合するため、低抵抗化に有利である。一方、腐食性がないという長所から、カーボン粒子も好ましく利用できる。さらに、上述の金属、つまり、金、銀、銅、錫、インジウム、パラジウム、ニッケル、あるいは鉛から選択された少なくとも1種の金属またはこれらの任意の合金を、樹脂粒子表面や他の金属粒子表面あるいはセラミック粒子表面等にコートした粒子も好ましく利用できる。

粘着性の樹脂としては、アクリル系、ビニル系、ゴム系等、一般的な粘着テープに用いられているものであればその種類は限定されない。

硬化タイプの樹脂としても、フェノール系、エポキシ系、シリコーン系、アクリル系、ポリイミド系、アクリル酸エステル系、アミド系、ゴム系、ビニル系等、一般的に硬化型接着剤に用いられている樹脂であればその種類は限定されない。

さらに、本発明の実施の形態の導電性接着剤は、上述の導電性粒子を分散させた樹脂中に、加熱あるいは減圧時に発泡する発泡性樹脂粉を含有させて得られる。

この発泡性樹脂粉を含有する導電性接着剤を用いて、例えば基板上の電極同士の接続固定を行う場合には、加熱処理あるいは減圧処理工程を施すことにより、含まれる発泡性樹脂粉が発泡して膨張する。

図1(A)に示すように、この際形成される導電性接着剤層1は、

導電性粒子と樹脂が形成する構造体 2 の中に小気孔 4 を多数内在した膨張構造を探るようになる。その微細構造は、図 1 (B) に示すように、導電性粒子 3 がネットワーク構造で連なり、発泡性樹脂粉が発泡して形成された小気孔 4 を覆うように導電性粒子 3 が存在するようになる。

このような多数の小気孔 4 を有するネットワーク構造をとることにより、導電性接着剤層 1 には柔軟性が付与され、歪み負荷時においても容易に変形し、接着剤層 1 内で応力を緩和することが可能となる。

この場合、発泡性樹脂粉を含有させない従来の導電性接着剤層に比べて、マクロ構造としては接着剤中の導電性粒子 3 の体積含有率が減少する。しかしながら、全体の粒子数は塗布量によるためほとんど変わらず、ミクロ構造的には、導電性粒子 3 間、および導電性粒子 3 と被着体である電極間の接触面積は、発泡性樹脂粉を含有させない場合の接触面積と同等あるいはそれ以上にすることができる。その理由は、先にも述べたように距離が限定されている場合、発泡性樹脂粉が発泡する際の膨張力により、導電性粒子 3 間および導電性粒子 3 と被着体である電極間の間に圧縮応力が発生し、それらが相互に密に詰まって接触面積が増大するためである。

一方、自由に膨張できる場合でも、たとえばその発泡によって全体の大きさが大きくなっても、単に膨張したものでなく、気泡以外の部分はほとんど変化しないため、結局相互の接触面積がほぼ同等となる。

これにより、発泡性樹脂粉を含有させてもその含有率が過大となるない限り、従来と同等以上の導電性を発現することが可能となる。

さらに、歪負荷時の応力緩和も主として小気孔4の変形により行われ、導電性粒子3間の接触および電極との接合を引き離す力は大きく減衰する。したがって、歪を与えた際ににおいても電気的良接続を保持し続けることが可能となる。

なお、導電性接着剤に用いる樹脂が加熱硬化タイプの場合、発泡性樹脂粉の発泡と接着剤の硬化を同時にを行うことができる。加熱する際、接着剤が完全に硬化すると発泡性樹脂粉が発泡できなくなる。それを防止するために、低温加熱工程を別に設けるか、あるいは、硬化との競争過程で発泡させる方法が採用できる。その他の硬化タイプの場合は、硬化処理前に別途加熱処理工程を設けることで、容易に発泡させることができる。

また、減圧により発泡性樹脂粉を発泡させる方法も採用でき、この方法を採用すると、発泡工程と硬化工程を分離制御できるという利点がある。

導電性接着剤に用いる樹脂が粘着タイプの場合も、別途加熱処理工程あるいは減圧処理工程を設けることで容易に発泡性樹脂粉を発泡させることができる。ここで、硬化タイプのものと異なり、樹脂層の硬化収縮による圧縮応力が作用しないので、初期抵抗が多少大きくなる傾向になるが、十分な導電性と応力緩和効果の両立が可能となる。

導電性接着剤中に含有させる発泡性樹脂粉は、図3に示すように、

中空樹脂粒子5の殻壁6内部に低沸点炭化水素7のような加熱あるいは減圧により膨張する物質を含有するマイクロカプセルであることが好ましい。なお、膨張には分解や気化を含むものとする。

さて、加熱発泡の場合、構成する樹脂は低温加熱により軟化するものであれば種類は問わないが、塩化ビニリデンやアクリル系の樹脂等が好ましい。これにより低温での膨張が容易となり取り扱いが容易となる。特に加熱硬化型の場合、乾燥や硬化前に充分膨張させることができ、応力緩和可能な膨張構造を達成することができる。他方、減圧発泡の場合、構成樹脂は常温で変形可能な柔らかい、ポリエチレン等の樹脂であることが好ましい。

ここで、導電性接着剤中に含有させる発泡性樹脂粉の含有量を、発泡前の体積で、接着剤中の導電性粒子量1に対して0.001～0.5体積比とすることで上述の耐応力効果が得られる。0.001体積比未満ではその応力緩和効果が実用上なく、0.5体積比を超えると導電性接着剤層単位体積あたりの導電性粒子数が激減するため、たわまなくとも形成初期から抵抗特性が著しく低い状態となる。さらに好ましくは、発泡性樹脂粉の含有量が発泡前の体積で、接着剤中の導電性粒子量に対して0.01～0.1体積比であることが良い。その実験的裏付けは後述する。

さらに、良好な耐応力特性と低抵抗特性を両立するためには、小気孔4を可能な限り分散させる必要がある。そのため、発泡前の発泡性樹脂粉の粒径は、導電性接着剤層単位体積あたりの導電性粒子数を激減させないために $1\text{ }\mu\text{m}$ 以上 $50\text{ }\mu\text{m}$ 以下であることが好ま

しい。これにより、抵抗特性の低下を引き起こすことなく応力緩和可能な膨張構造を達成することができる。その実験的裏付けは後述する。なお、容易に混練可能な粒径は $1 \mu m$ 以上である。

また、発泡による発泡性樹脂粉の体積膨張率が、1倍を超える100倍以下であることが好ましい。発泡性樹脂粉が発泡しても、導電性粒子間および導電性粒子と接続電極との間に硬化時に圧縮応力が十分作用し、低抵抗化を図ることができる。但し、膨張率が100倍を超えると導電性接着剤層単位体積あたりの導電性粒子数が激減するため、抵抗特性が大きく低下する。その実験的裏付けは後述する。

また、形成された導電性接着剤層1（導電体）中の空孔が $1 \mu m$ 以上 $100 \mu m$ 以下の径の大きさで、かつ導電体体積全体に占める比率が $3 \sim 50\%$ であることが好ましい。空孔が $10 \mu m$ 未満で導電体体積に対して 3% 未満の場合、応力緩和作用が小さく、歪が生じた際に良好な電気的接続が維持できない。また、 50% を超えた場合、導電性粒子成分の体積含有率が低下しすぎて、初期的な電気抵抗が高くなるという不具合が生じる。この時、 $1 \mu m$ 未満の空孔の場合あるいは $100 \mu m$ 以上の空孔の場合、その占有体積比が $3 \sim 50\%$ 内であっても均一な応力緩和作用が付与できず、歪発生時に電気抵抗の上昇が確認された。その実験的裏付けは後述する。

なお、上述した実施の形態では、本発明の発泡性材料として発泡性樹脂粉を用いたが、発泡性材料は発泡性樹脂粉に限定されること

はない。要するに、発泡性材料は、粉、粒子または液状のものなど、加熱あるいは減圧時に発泡するものでありさえすればよい。このように、発泡性材料が発泡性樹脂粉でない場合であっても、発泡性材料の発泡前の含有量を、導電性粒子量 1 に対して 0.001 ~ 0.5 体積比となる量とする。また、発泡性材料の発泡前の粒径を、1 μm 以上 50 μm 以下とする。さらに、加熱あるいは減圧により発泡性材料が発泡するさいの体積膨張率を、1 倍を超える 100 倍以下とする。

また、上述した実施の形態では、本発明の、加熱あるいは減圧時に膨張する物質として低沸点炭化水素を用いたが、上述したように、本願においては、膨張には分解や気化が含まれるとするので、加熱あるいは減圧時に膨張する物質として、例えば塩化銅の水和物のような無機化合物の水和物などを用いることもできる。また、例えば重曹（炭酸水素ナトリウム）を用いることができる。また、有機物としては、低沸点炭化水素以外にショウノウ（樟脳）、クエン酸ソーダ、ハロゲン化炭化水素、アゾジカルボンアミドなどを用いることもできる。

また、本発明にかかる電気的接続方法は、上述の構成による導電性接着剤を用いて電気的接続を行うことにより、電子部品や電極を、耐歪応力特性が良好でかつ低抵抗に接続することができるようになしたものである。

たとえば、基板上の異なる 2 つの電極を電気的に接続するさいに用いられるものであって、そのような 2 つの電極を、上述した導電

性接着剤を用いて接続し、その後、その導電性接着剤を加熱あるいは減圧して、その導電性接着剤に含有されている発泡性材料を発泡させるというものである。なお、加熱硬化型導電性接着剤の場合、導電性接着剤を加熱するさい、加熱を1回のみ行って、発泡性樹脂粉等の発泡性材料を発泡させるとともに、導電性接着剤本体そのものを硬化させることもできるし、例えば低温加熱工程と高温加熱工程を設けて、低温加熱工程のさいに発泡性材料を発泡させ、高温加熱工程のさいに導電性接着剤本体そのものを硬化させるとしてもよい。さらには、加熱工程を3工程以上設けるとしてもよい。他に、発泡工程として、減圧処理工程を別途設けてもよい。

以上説明したように、本発明の実施の形態の導電性接着剤を用いて、電子部品を基板に実装した場合、基板が機械的および熱的に歪んだ際ににおいても、導電性接着剤層中の導電性粒子同士および基板側の電極と導電性粒子の接続が引き離されることはなく、抵抗上昇が無い信頼性の高い電気的接続を達成することができる。特に、導電性粒子として表面に金属をコートした樹脂粒子を用いた場合、耐歪応力特性が非常に向上する。

また、一定距離をおいて対面して配置された電極間の電気的接続を、導電性接着剤で行う場合、上述した本発明の実施の形態の導電性接着剤を用い、発泡性材料が発泡する際に、その電極間で、接着剤を膨張させることにより、より容易に電極間を電気的に接続することが可能となる（図4、図5参照）。

この場合、発泡性材料の発泡により接着剤層全体が膨張して電極

間の接続が容易になると同時に、導電性粒子間および導電性粒子と電極間に圧縮応力が発生するため、各々導電性物質間の接触面積を拡大することができるので、導電性接着剤層の低抵抗化および電極との界面抵抗の低抵抗化を図ることができるという効果も得られる。

また、内部に電極を有するセラミック電子部品のように、端部に外部電極を形成する場合に、上述した本発明の実施の形態の導電性接着剤を用いて空孔を有する外部電極とすることにより、たわみ発生時にも特性低下やわれの発生しない信頼性の高い電子部品とすることができる。（図7、図8参照）

以下に、本発明の具体的実施例について説明する。

（実施例1）

導電性接着剤として市販の一液性加熱硬化型銀接着剤を準備した。また、発泡性材料の一つとしての発泡性樹脂粉として、図3に示すような中空樹脂粒子5中に低沸点炭化水素7を充填した構造を持ち、100°C近傍で発泡する、平均粒子径約20μmのマイクロカプセルを準備した。

そして、銀接着剤に、銀量に対して0.0001～1体積比となる発泡性樹脂粉を添加し、再度混練を行った。つまり、発泡性樹脂粉の添加量を、体積比で銀量1に対して、0.0001、0.0005、0.001、0.005、0.01、0.05、0.1、0.5、1.0となるように添加し、再度混練を行った。

以上のようにして準備した導電性接着剤塗料をガラス基板上に一

定幅のライン状になるように、塗布厚さ $500 \mu\text{m}$ で塗布した後、 100°C で予備加熱を施し発泡性樹脂粉を発泡させた後、 150°C で加熱硬化を行った。比較のため、市販の銀接着剤に何も添加しない場合も同様に試料を作製した。

次に、得られた試料のラインの断面構造を観察した。従来品の導電性接着剤層（銀接着剤層）1 の断面構造は図 2 (A), (B) に示すように、ほとんど気孔 8 がなく、導電性粒子（銀粒子）3 は均質に樹脂中に分散されており、相互に密に接触していた。

一方、発泡性樹脂粉を添加した導電性接着剤（銀接着剤）の場合の断面構造は、図 1 に示すように、導電性接着剤層（銀接着剤層）1 中に多数の小気孔 4 を有し、導電性粒子（銀粒子）3 は小気孔 4 以外の部分で従来品同様密に相互接觸していた。ここで、発泡性樹脂粉の発泡後の径から換算すると、発泡による発泡性樹脂粉の体積膨張率は約 50 倍であった。

次に、得られた試料のライン抵抗を評価した。各抵抗値は、従来品も含めていずれも約 $10 \text{ m}\Omega$ であったが、0.5 体積比の発泡性樹脂粉を添加した場合は、約 $30 \text{ m}\Omega$ と抵抗が多少高くなり、1.0 体積比の場合は約 $150 \text{ m}\Omega$ と非常に高くなつた。

次いで、各銀接着剤層においてたわみ試験を行つた。試験方法は J I S C 6 4 8 1 の 5.8 曲げ強さの試験法に準じ、基板のたわみ量に対する抵抗特性を評価した。発泡性樹脂粉を添加した導電性接着剤を用いた各試料は添加量が 0.001 体積比以上でいずれも 20 mm たわませても抵抗上昇がほとんど見られず、耐応力性が良

好であった。一方、従来品および発泡性樹脂粉の添加量が 0. 001 体積比未満では、10 mm 程度たわませた時点から、抵抗上昇が確認された。

評価結果を表 1 に示す。

【表 1】

添加量	ライン抵抗		
	初期値	10mm 搾み時	20mm 搾み時
従来品	10 m Ω	32 m Ω	450 m Ω
0.0001	11 m Ω	21 m Ω	230 m Ω
0.0005	10 m Ω	15 m Ω	115 m Ω
0.001	11 m Ω	12 m Ω	20 m Ω
0.005	11 m Ω	12 m Ω	16 m Ω
0.01	10 m Ω	11 m Ω	13 m Ω
0.05	11 m Ω	11 m Ω	12 m Ω
0.1	12 m Ω	12 m Ω	12 m Ω
0.5	29 m Ω	30 m Ω	30 m Ω
1.0	150 m Ω	155 m Ω	158 m Ω

以上のように、添加量が 0. 001 から 0. 5 体積比の範囲で初期抵抗、耐応力特性ともに良好な結果が得られた。

(実施例 2)

発泡前粒径について説明する。実施例 1 と同様に、導電性接着剤として市販の一液性加熱硬化型銀接着剤を準備した。また、発泡性樹脂粉としても実施例 1 と同様ものを準備した。ただし、発泡性樹脂粉の発泡による体積膨張率は、実施例 1 よりも小さくなるものを選んだ。

さらに、発泡性樹脂粉の粒径としては各種取り揃え、発泡前の粒径を $1.0\text{ }\mu\text{m}$ 未満、 $1.0\text{ }\mu\text{m}$ から $10\text{ }\mu\text{m}$ 、 $10\text{ }\mu\text{m}$ から $50\text{ }\mu\text{m}$ 、 $50\text{ }\mu\text{m}$ 超に分級して添加用とした。

準備した銀接着剤にそれぞれ分級した発泡性樹脂粉を銀量1に対して0.05体積比となるように添加し、再度混練を行い、実施例2の導電性接着剤を作製した。

以上のようにして準備した導電性接着剤塗料を実施例1と同様に評価した。ただし、今回は $200\text{ }\mu\text{m}$ 厚に塗料を塗布して評価を行った。発泡による発泡性樹脂粉の体積膨張率は約10倍であった。

評価結果を表2に示す。

【表2】

添加径	ライン抵抗		
	初期値	10mm撓み時	20mm撓み時
従来品	$30\text{ m}\Omega$	$120\text{ m}\Omega$	$1080\text{ m}\Omega$
$1.0\text{ }\mu\text{m}$ 未満	$35\text{ m}\Omega$	$105\text{ m}\Omega$	$950\text{ m}\Omega$
$1.0\sim 10\text{ }\mu\text{m}$	$32\text{ m}\Omega$	$32\text{ m}\Omega$	$35\text{ m}\Omega$
$10\sim 50\text{ }\mu\text{m}$	$35\text{ m}\Omega$	$36\text{ m}\Omega$	$38\text{ m}\Omega$
$50\text{ }\mu\text{m}$ 超	$80\text{ m}\Omega$	$180\text{ m}\Omega$	$1250\text{ m}\Omega$

ここで、 $1.0\text{ }\mu\text{m}$ 未満の発泡性樹脂粉を用いた場合では、接着剤塗料を再混練する時に発泡性樹脂粉を均一に分散できなかったため、応力緩和効果が不充分であった。また、 $50\text{ }\mu\text{m}$ 超の発泡性樹脂粉を用いた場合には、 $200\text{ }\mu\text{m}$ の厚みでは導電性接着剤層の中で局所的に発泡性樹脂粉が存在することになり、初期抵抗、耐応力特性ともに不具合が生じた。

(実施例 3)

体積膨張率について説明する。添加する発泡性樹脂粉として、マイクロカプセルの殻壁の軟化温度が異なるものを数種用意し、各々添加したことを除いて、実施例 1 と同様に作製した導電性接着剤を実施例 3 の導電性接着剤として準備した。ただし、発泡性樹脂粉の添加量は銀量 1 に対して 0. 05 体積比とした。

次いで、評価用の試料についても実施例 1 と同様に作製した。ただし、各々軟化温度の異なる発泡性樹脂粉に対して加熱発泡条件を変化させ、結果として、発泡性樹脂粉の発泡による体積膨張率が 50 倍、 100 倍、 200 倍となるものを得た。

一方、発泡しない樹脂球を準備し、マイクロカプセルの変わりに樹脂球を接着剤に添加した以外は上述同様にして、結果として樹脂粉の体積膨張率が 1 倍（膨張しない）となる導電性接着剤も準備し、この接着剤についても同様に評価試料を作製した。

以上のようにして準備した評価試料について、実施例 1 と同様にしてライン抵抗を評価した。

その結果、従来品および 1 倍、 50 倍、 100 倍のものは、同様に約 $10 \text{ m}\Omega$ 、 200 倍となるものは約 $50 \text{ m}\Omega$ となり、ライン抵抗の増大が確認された。

しかしながら、実施例 1 と同様のたわみ試験を行うと、従来品および 1 倍品は、実施例 1 の従来品と同様、ライン抵抗が上昇し、たわみに対して良抵抗特性を維持できなかった。

(実施例 4)

接着部の空孔体積比率について説明する。実施例 1 に準じ、各種発泡性樹脂粉を所定の添加量で添加した銀接着剤塗料を準備し、約 $500 \mu\text{m}$ 厚にライン状に塗布し、評価試料を作製した。

評価結果を表 3 に示す。

【表 3】

導電性接着構造体中の 空孔		ライン抵抗		
空孔径	空孔量	初期値	10mm 搾 み時	20mm 搾 み時
従来品		10mΩ	32mΩ	450mΩ
1μm 未満	25vol%	11mΩ	28mΩ	360mΩ
1~10μm	1vol%	11mΩ	30mΩ	400mΩ
"	3vol%	10mΩ	15mΩ	18mΩ
"	10vol%	11mΩ	12mΩ	15mΩ
"	50vol%	12mΩ	15mΩ	18mΩ
"	60vol%	60mΩ	80mΩ	85mΩ
10~100μm	3vol%	10mΩ	12mΩ	15mΩ
"	50vol%	15mΩ	16mΩ	18mΩ
100μm 超	3 vol%	50mΩ	80mΩ	120mΩ
"	50vol%	150mΩ	250mΩ	500mΩ

以上の評価結果から導電性構造体中における空孔について以下のことことが確認できた。

* 3 vol % 以上の必要性：耐応力特性を発現するためには、ある程度の空孔量が必要。

* 50 vol % 以下である必要性： 50 vol % を越えると初期の抵抗値が上昇。

* 1 μm 径以上である必要性： 1 μm 未満の発泡性樹脂粉を仕込むのが塗料として困難であり、凝集してたわみに対する応力緩和効果が発現しない。

* 100 μm 径以下の必要性： 電子部品の接続用途としては最大見積もっても 1 mm 以下の厚みであり、 1 mm 厚の中での均質性を保持して耐応力特性を発現するためには、空孔径は 100 μm 以下である必要がある。

(実施例 5)

実施例 1 と同様に、導電性接着剤として市販の一液性加熱硬化型銀接着剤を準備した。また、発泡性樹脂粉として、中空樹脂粒子中に低沸点炭化水素を充填し、100 °C 近傍で発泡する、平均粒子径約 20 μm のマイクロカプセルを準備した。そして、銀接着剤に、銀量に対して 0.1 体積比となる発泡性樹脂粉を添加し、再度混練を行い実施例 5 の導電性接着剤を作製した。

上述したものとは別に、導電性粒子として表面に銀をコートした樹脂粒子を用いた以外は上記市販の接着剤と同様の一液性加熱硬化型銀接着剤を準備した。この接着剤にも、上述したものと同様の発泡性樹脂粉（マイクロカプセル）を導電性粒子体積（樹脂粒子体積を含む）に対して 0.1 となるように添加し、もう 1 種の実施例 5 の導電性接着剤を作製した。

作製した各々の導電性接着剤を用いて、圧電素子を基板に実装した。比較として、従来の、発泡性樹脂粉を含まない導電性接着剤（銀接着剤）を用いた試料も作製した。なお、接着剤の加熱硬化は 15

0 °Cで行い、発泡性樹脂粉の発泡と接着剤の硬化を同時に行った。この時、発泡性樹脂粉の発泡による体積膨張率は約20倍であった。

実装した圧電素子に駆動電圧の印加を繰り返し、負荷耐久試験を行った。

1万回の負荷試験において、実施例5の導電性接着剤を用いた試料では、導電性粒子として通常の銀粒子を用いた場合、銀コートを施した樹脂粒子を用いた場合ともに、抵抗の上昇が発生せず良好な電気機械変換特性が得られた。一方、従来の導電性接着剤を用いた試料では、接着部分の抵抗成分が上昇し、電気機械変換特性が低下した。

(実施例6)

実施例1と同様にして、導電性接着剤として市販の一液性加熱硬化型銀接着剤を準備した。また、発泡性樹脂粉として、中空樹脂粒子中に低沸点炭化水素を充填し、120 °C近傍で発泡する、平均粒子径約10 μmのマイクロカプセルを準備した。そして、銀接着剤に、銀量に対して0.05体積比となる発泡性樹脂粉を添加し、再度混練を行い実施例6の導電性接着剤を作製した。

一方それとは別に、タンタルを用いた固体電解コンデンサの陽極部であるタンタル多孔質焼結体を準備した。この焼結体に一般的な方法で誘電体酸化皮膜を形成し、さらに固体電解質を形成した。その後、固体電解質と接触するように素子外周にカーボンペースト層、銀ペースト層を積層形成し、固体電解コンデンサ要部を作製した。

図6は、一実施例としてのTa電解コンデンサの中央断面図であ

る。ここで、5 2は陰極層(カーボンペースト層と銀ペースト層)、5 3は本発明の導電性接着剤層、5 4は外装樹脂、5 5は陰極端子、5 6は陽極リード、5 7は絶縁板、5 8は陽極端子であり、導電性接着剤層5 3は陰極層5 2と陰極端子5 5とを接続するものである。

作製した実施例6の導電性接着剤を用いて、固体電解コンデンサ要部の陰極層5 2と、陰極端子5 5との接続をおこなった。

比較のため、従来の導電性接着剤(銀接着剤)を用いた試料も作製した。ここで、導電性接着剤の加熱硬化は150°Cで行い、発泡性樹脂の発泡と同時に硬化を行った。この時、発泡性樹脂粉の発泡による体積膨張率は2~5倍であった。この時点での接続抵抗を評価した結果、従来品、発明品ともに2mΩ以下であった。

ここで、図6のように、通常の方法によりコンデンサ各試料を樹脂でモールドし、固体電解コンデンサを完成させた。樹脂モールド時には、用いている各材料の熱膨張収縮により歪が発生する。樹脂モールドにより、従来品では接続抵抗が5mΩまで増加したのに対し、実施例6の導電性接着剤を用いたものの場合は、接続抵抗の増加は見られなかった。

(実施例7)

実施例1と同様にして、導電性接着剤として市販の一液性加熱硬化型銀接着剤を準備した。また、発泡性樹脂粉として、中空樹脂粒子中に低沸点炭化水素を充填し、120°C近傍で発泡する、平均粒子径約10μmのマイクロカプセルを準備した。そして、銀接着剤

に、銀量に対して0.05体積比となる発泡性樹脂粉を添加し、再度混練を行い実施例7の導電性接着剤を作製した。

一方それとは別に、タンタルを用いた固体電解コンデンサの陽極部であるタンタル多孔質焼結体を準備した。この焼結体に一般的な方法で誘電体酸化皮膜を形成し、さらに固体電解質を形成した。その後、固体電解質と接触するように素子外周にカーボンペースト層、銀ペースト層を積層形成し、固体電解コンデンサ要部を作製した。

図4は、一実施例としてのTa電解コンデンサの中央断面図である。上述のように作製した固体電解コンデンサ要部を予め用意されたケース（樹脂製が一般的）の中に挿入し、ケース内に形成された陰極リードと陰極内部電極である銀ペースト層を導電性接着剤で接続した後、両極に外部端子を形成してコンデンサとする。図4において、41はマイナス極外部端子、42は導電性接着剤層、43は陰極リード、44は陰極内部電極、45はプラス極外部端子、46はケース、47は陽極内部電極、48は封止樹脂である。

しかしながら、実際には硬化タイプの接着剤は硬化時に収縮するので硬化後の導電性接着剤はフルに充填されず、空間があく。従って、極端に表現すれば概念図は図5に近くなる。また、接着剤コストの低減のために故意に局所塗布をする場合もあり、図5のようになる場合が多い。

本実施例では、図4の導電性接着剤層42の部分に本発明の発泡性の導電性接着剤を用いる。

ただし、従来例では導電性接着剤層42の部分に通常の導電性接

着剤を用いた。

すなわち、固体コンデンサ要部を予め用意されたケースに挿入し、ケース内に形成された陰極用端子電極リードとの接続を、作製した実施例 6 の導電性接着剤を用いて行った。この場合、陰極用端子電極リードとコンデンサ要部の銀ペースト層（陰極内部電極）との距離はケースによって規定され、一定距離を保持することとなる。その後封止し、両極の外部電極を形成し、コンデンサを完成させた。

比較のため、従来の導電性接着剤（銀接着剤）を用いた試料も作製した。

ここで、導電性接着剤の加熱硬化は 150 °C で行い、発泡性樹脂の発泡と同時に硬化を行った。この時、発泡性樹脂粉の発泡による体積膨張率は 2 ~ 5 倍であった。

この時点での接続抵抗を評価した結果、従来品では 5 mΩ であったのに対し、本実施例の導電性接着剤を用いたものでは全て 2 mΩ 以下に低減した。発泡性樹脂粉を導電性接着剤中に含有させることにより、抵抗特性の良い電気的接合がえられた。

（実施例 8）

従来、積層セラミックコンデンサは内部電極とセラミック誘電体層を一体焼結してえられた素体に、外部電極となる金属ペーストを端部に塗布し焼付けることで製造される。

本実施例では、図 7 および図 8 に示すように、素体端部に実施例 6 と同様の発泡性の導電性接着剤を金属ペーストのかわりに塗布し、発泡硬化させたものを外部電極 3 とした以外は従来法により作製さ

れた積層セラミックコンデンサを準備した。ここで、61は誘電体セラミック層、62は内部電極、63は外部電極である。そして、図7のA部を拡大した図である図8に示すように、外部電極63の空孔64の体積は、ほぼ20 v o 1 %であった。比較のため従来法で作製した積層セラミックコンデンサも準備した。

両種のコンデンサの外部電極63に半田メッキを施した後、所定の基板に半田実装を行った。その後、実装した基板をたわませ（試験方法はJ I S C 6 4 8 1の5.8曲げ強さの試験法に準じた）、基板からの剥離および積層セラミックコンデンサのわれを評価した。

評価の結果、従来例の積層セラミックコンデンサでは、20 mmたわませた時点で、外部電極の剥離やコンデンサ部にクラックが発生するために静電容量が低下した（100個中80個）。一方、本発明の実施例においては、20 mmたわませても100個全数剥離やクラックが発生せず静電容量も低下しなかった。

（実施例9）

従来の積層セラミックコンデンサを、実施例6と同様に作製した本発明の発泡性の導電性接着剤を用いて基板上に実装した。図9はその様子を示す断面図である。ここで、71は外部電極、72はコンデンサ要部素子、74は本発明の導電性接着剤を用いて形成した接着部、75は基板76上のランドである。

その際、実施例8のように基板をたわませ（試験方法はJ I S C 6 4 8 1の5.8曲げ強さの試験法に準じた）、基板からの剥離および積層セラミックコンデンサのわれを評価した。

評価の結果、本発明の実施例においては、20mmたわませても100個全数剥離やクラックが発生せず静電容量も低下しなかった。

(実施例 10)

図10 (A), (B) は、半導体装置81、87を、基板86, 810に実装した図である。ここで、82は電極パッド部、83はバンプ電極、84は導電性接着剤層、85、89は端子電極部である。本実施例では図10 (A) の導電性接着剤層84としては発泡性の導電性接着剤を用いて形成した。接着剤中の発泡性樹脂粉の径、含有率、発泡倍率については実施例6と同様のものを用いた。

また別に、バンプ電極83自体を本発明の導電性接着剤を用いて形成した。

また、電極パッド部82を本発明の導電性接着剤で形成したものも作製した。

上記3種のうちいずれかまたは組み合わせで装置と端子電極の電気的接続を行った結果、耐撓み性の高い実装体がえられ、信頼性の高い電気的接続が実現できた。

また、図10 (B) の構成においてバンプ電極83の部分を本発明の導電性接着剤による接続に変更した場合においても、十分信頼性の高い電気的接続を実現できた。

なお、上述した本発明のそれぞれの実施例では、導電性接着剤として加熱硬化タイプのものについてその効果を確認したが、他の硬化タイプのものでも加熱処理を別に施すことにより同様の効果が得られることは言うまでもない。

また、減圧処理法によっても、その効果が得られることはいうまでもない。

また、粘着タイプの場合も、多少抵抗特性は低下するが同様に応力緩和効果が得られることは言うまでもない。

また、上述したそれぞれの実施例では、導電性粒子として銀粒子を用いた場合について示したが、金粒子、銅粒子、錫粒子、インジウム粒子、パラジウム粒子、ニッケル粒子、あるいは鉛粒子から選択された少なくとも1種の金属粒子またはこれらの任意の合金粒子であっても同様の効果が得られることは言うまでもない。また、カーボン粒子についても同様であり、さらには、金属粒子、セラミック粒子あるいは樹脂粒子に金、銀、銅、錫、インジウム、パラジウム、ニッケル、あるいは鉛から選択された少なくとも1種の金属またはこれらの任意の合金等をコートした粒子を用いても同様の効果が確認できた。特に、実施例5においては差異が明確とはならなかつたが、導電性粒子として金属コート樹脂粒子を用いた方が、その他の導電性粒子を用いた場合よりも接着剤層全体がより柔軟になり、かなり大きな変形にも追随が可能となり、耐応力性の良好な電気的接続状態を達成することができた。

さらに、上述したそれぞれの実施例では、発泡性樹脂粉を既存の導電性接着剤に後添加で含有させたが、導電性粒子と樹脂を混練する際に、同時に添加して含有させても良いことは言うまでもない。

なお、本発明の導電性ペーストは、上記実施の形態では接着剤であったが、ある部材と別の部材を接着させるためのものに限らず、

その他の、たとえば、次に述べるようなビアホール充填用導電性ペーストであってもよい。

また、本発明における、発泡性材料、導電性部材、あるいは樹脂などの構成は、上記実施の形態に限らず、同様の効果が得られることは、上述の説明により明らかである。

つぎに本発明のビアホール充填用導電性ペーストの実施の形態について図面を参照しながら説明する。

本実施の形態におけるビアホール充填用導電性ペーストが、導電性粒子とバインダである合成樹脂とから構成される従来の導電性ペーストと異なる点は、ペースト構成材料の第3成分として導電性ペーストを加熱硬化させる際にその体積が膨張する発泡性材料を含有することにある。すなわち本実施の形態に関わるビアホール充填用導電性ペーストは導電性粒子として銅粉末を30～70v o 1%、発泡性材料を0.001～40v o 1%の範囲において所定の配合比で構成し、これに必要とする印刷適性に合うようにバインダとして熱硬化性エポキシ樹脂と、また必要に応じて溶剤とを加えたものである。

導電性粒子の含有量としては上記30～70v o 1%の範囲が好ましく、30v o 1%未満では導電性粒子同士の接触確率が小さくその固有抵抗が高くなり、また70v o 1%を超えるとペースト中のバインダ成分が少なくなり、粘度が上昇して印刷が困難となる。つぎにこのようにして調製したビアホール充填用導電性ペーストを用いた回路基板について説明する。

図11(A)は絶縁基板10の所定の位置に設けられた貫通孔20に本実施の形態に因るビアホール充填用導電性ペースト30を充填し、その両面に銅箔40を配置した状態を示すものである。ビアホール充填用導電性ペースト30は銅粉末よりなる導電性粒子50と塩化ビニリデン、アクリル樹脂等の熱可塑性樹脂の中空合成樹脂粒子60の内部に加熱時に体積膨張する気体、液体または固体70を充填したマイクロカプセル80およびエポキシ樹脂等の熱硬化性樹脂90とを有するものである。

本実施の形態では導電性粒子50として平均粒径が0.5~20 μm 、その比表面積が0.05~1.5 m^2/g で、かつ粒子表面の酸素密度が1.0重量%以下である銅粉末を使用し、加熱時に体積膨張する気体70としてブタンを封入したマイクロカプセル80を用いた。ブタン以外に体積膨張する気体として低沸点炭化水素ではメタン、エタン等を使用することができる。さらに加熱時に体積膨張する物質として気体以外にアルコール等の低沸点有機溶剤系の液体またはショウノウ、ナフタレン等の昇華型固体を用いることも可能である。

図11(B)はこの絶縁基板10を加熱、加圧してエポキシ樹脂90を硬化させた状態を示すものであり、マイクロカプセル8は加熱によって内部のブタン70が体積膨張し、まだ未硬化状態のエポキシ樹脂90を押しのけて銅粉末50同士に強い圧力を加えることによってその接触面積を増大させるとともに銅粉末50の銅箔40への接触を強力なものとしてビアホール導体100の内部抵抗を低

減させることに役立っている。さらに本発明におけるビアホール充填用導電性ペーストは導電性ペースト中の導電性粒子の含有量をその内部抵抗を上昇させることなく従来の導電性ペーストよりも減らすことができるので導電性ペーストの印刷性を向上させることができるとなり、また導電性粒子の使用量を減らすことにより、コストを低減することができる。

本実施の形態では導電性粒子 50 として銅粉末を用いた例について説明したが、このほか金、銀、パラジウム、ニッケル、錫、鉛等の金属粉を単独でまたは合金粉末として用いても同様の効果を得ることができる。

本発明に関わる技術を用いて最も大きい効果を得るためにには、マイクロカプセルが加熱時に発泡して体積膨張する際の圧力によって変形することが容易である比較的軟質な、すなわち塑性変形し易い金属粉を導電性粒子として用いることが好ましい。また導電性粒子 50 の粒子径は低い固有抵抗と高い接続信頼性を得るためにには、0.2 ~ 20 μm の範囲にあることが望ましい。すなわち粒子径が 20 μm より大きいと粒子間の接続面積が減少して固有抵抗を増大させ、一方 0.2 μm より小さいとその比表面積が増大してペースト粘度を高くし、ペーストの印刷特性が低下する。導電性粒子 50 の比表面積は上記の粒子径との関係においてペーストの印刷特性を最適にするために、0.05 ~ 1.5 m^2/g とすることが好ましい。

前述のように本実施の形態では導電性粒子 50 として銅粉末を用いているが、銅粉はその表面が酸化されやすく、粒子表面を金属状

態のままペースト化することは実質上困難である。しかし銅粉末の表面の酸化膜が厚くなるとビアホール導体を形成したときに導電性を阻害する要因となる。したがって本発明ではその銅粉末表面における酸素濃度として1.0重量%以下のものを使用した。

つぎに本発明の実施の形態における回路基板の製造方法について図12(A)～(D)を用いて説明する。

図12(A)に示すように、アラミド不織布等の纖維基材にエポキシ樹脂等の熱硬化性樹脂を含浸させて半硬化状態とした絶縁基板110の両面に例えばポリエチレンテレフタレート等の有機フィルム120を貼着した後、レーザ等により絶縁基板110の所定の位置に複数個の貫通孔130を形成し、その貫通孔130内にマイクロカプセル80を有するビアホール充填用導電性ペースト30を印刷法により充填する。

図12(B)に示すように、有機フィルム120を剥離したのち、絶縁基板110の両面に図12(C)に示すように銅箔140を載置し、両面より加圧、加熱してマイクロカプセル80を体積膨張させることにより液状の熱硬化性樹脂を押しのけると同時にその膨張圧力により導電性粒子同士を強く接触させて強固な導電パスを形成する。

つぎに半硬化状態にある絶縁基板110を完全硬化させ銅箔140と貼着する。

つぎに図12(D)に示すように銅箔140を従来のフォトリン法によりパターニングして所定の配線150を両面に設けることに

より回路基板が形成される。

本実施の形態では絶縁基板 110 として、アラミド不織布等の纖維基材にエポキシ樹脂等の熱硬化性樹脂を含浸させて半硬化状態とした全層 I V H 構造樹脂多層基板を形成する過程における両面回路基板を用いた例について説明したが、絶縁基板 110 としてガラスエポキシ基板や合成樹脂フィルム基材を用いることも可能である。この場合、図 12 (C) の工程におけるマイクロカプセル 80 の発泡は加熱のみで十分であり、圧力はマイクロカプセル 80 が体積膨張したときにその内部圧力を逃がさない程度の圧力を絶縁基板 110 の両面から加えておくだけで良い。勿論さらに大きい圧力を加えることも可能であり、この場合さらに強固な導電バスが確保される。このように形成された両面配線回路基板を複数枚積層することによって多層配線回路基板を形成することもできる。

産業上の利用可能性

以上説明したところから明らかなように、本発明の導電性ペーストは、耐歪応力特性の良い低抵抗な特徴を持つ。

また、本発明の導電性ペーストを用いる電気的接続方法は、耐応力特性の良い、低抵抗な電気的接続状態を達成できる。

また、本発明の導電性構造は、低抵抗で耐歪応力特性の優れた導電性構造を得ることが出来る。

また、本発明のビアホール充填用導電性ペーストは、発泡性材料が体積膨張する際の内部圧力によって、導電性ペースト中の導電性

粒子同士の接触面積と、導電性粒子と配線を形成するための銅箔との接触面積とをそれぞれ増大させることにより、ピアホール導体の内部抵抗を低減させることができ、また配線の層間接続の信頼性を向上させることができる。

さらに導電性ペースト中の導電性粒子の含有量を減らすことが可能となり、したがって導電性ペーストの印刷性が向上されて生産性が良くなり、また導電性粒子の使用量を減らすことにより、コスト低減にも効果が得られる。

請　　求　　の　　範　　囲

1. 導電性粒子と、加熱あるいは減圧時に発泡する発泡性材料と、樹脂とを含有し、前記発泡性材料が発泡した後でも、導電性を失わないことを特徴とする導電性ペースト。
2. 前記導電性粒子は、金属粒子、カーボン粒子、あるいは金属が表面にコートされた粒子、であることを特徴とする請求項1記載の導電性ペースト。
3. 前記発泡性材料は、発泡性樹脂粉であることを特徴とする請求項1に記載の導電性ペースト。
4. 前記発泡性樹脂粉は、中空樹脂粒子内部に加熱あるいは減圧時に膨張する物質を含有するマイクロカプセルであることを特徴とする請求項3に記載の導電性ペースト。
5. 前記加熱あるいは減圧時に膨張する物質は、低沸点炭化水素であることを特徴とする請求項4記載の導電性ペースト。
6. 前記発泡性材料の発泡前の含有量は、前記導電性粒子量1に対して0.001～0.5体積比となる量であることを特徴とする請求項1に記載の導電性ペースト。
7. 前記発泡性材料の発泡前の粒径は、1μm以上50μm以下であることを特徴とする請求項1記載の導電性ペースト。
8. 前記加熱あるいは減圧による前記発泡性材料が発泡するさいの体積膨張率は、1倍を超え100倍以下であることを特徴とす

る請求項 1 記載の導電性ペースト。

9. 前記金属粒子は、金粒子、銀粒子、銅粒子、錫粒子、インジウム粒子、パラジウム粒子、ニッケル粒子、あるいは鉛粒子から選択された少なくとも 1 種の金属粒子またはこれらの任意の合金粒子であることを特徴とする請求項 2 記載の導電性ペースト。

10. 前記金属が表面にコートされた粒子のコート材料は、金、銀、銅、錫、インジウム、パラジウム、ニッケル、あるいは鉛から選択された少なくとも 1 種の金属またはこれらの任意の合金であることを特徴とする請求項 2 記載の導電性ペースト。

11. 前記金属が表面にコートされた粒子の母材粒子は、樹脂粒子であることを特徴とする請求項 2 記載の導電性ペースト。

12. 前記導電性ペーストは、導電性接着剤であることを特徴とする請求項 1 ~ 11 のいずれかに記載の導電性ペースト。

13. 前記導電性ペーストは、導電性粒子と熱硬化性樹脂を主成分とするビアホール充填用導電性ペーストであることを特徴とする請求項 1 ~ 11 のいずれかに記載の導電性ペースト。

14. 前記導電性粒子が、平均粒径 $0.5 \sim 20 \mu\text{m}$ で、その比表面積が $0.05 \sim 1.5 \text{ m}^2/\text{g}$ の金、銀、パラジウム、銅、ニッケル、錫、鉛、インジウムから選択された少なくとも一種の金属粒子またはこれらの合金粒子である請求項 13 に記載の導電性ペースト。

15. 前記導電性粒子が、平均粒径 $0.5 \sim 20 \mu\text{m}$ 、比表面

積が $0.05 \sim 1.5 \text{ m}^2/\text{g}$ で、その表面の酸素濃度が1.0重量%以下の銅粉末である請求項14記載の導電性ペースト。

16. 前記熱硬化性樹脂が、熱硬化性エポキシ樹脂組成物である請求項13に記載の導電性ペースト。

17. 貫通孔を有する絶縁基板と、前記絶縁基板の表面に形成された配線パターンと、前記貫通孔に充填されて前記絶縁基板の両面または多層構造に形成された前記配線パターンを電気的に接続するビアホール導体とを備える回路基板において、

前記ビアホール導体として、請求項13記載の導電性ペーストを用いて形成した導電体を用いることを特徴とする回路基板。

18. 前記絶縁基板が、合成樹脂フィルムまたは、アラミドエポキシ樹脂、ガラスエポキシ樹脂等の半硬化状態の樹脂含浸織布または、不織布基板である請求項17記載の回路基板。

19. 絶縁基板に複数の貫通孔を設ける工程と、前記貫通孔に請求項13に記載のビアホール充填用導電性ペーストを充填する工程と、前記絶縁基板の両面に銅箔を配置したのち加熱、加圧して前記ビアホール充填用導電性ペースト中の発泡性材料を体積膨張させる工程と、導電性ペーストを硬化させる工程と、前記銅箔を所定のパターン形状にエッチングすることにより配線パターンを形成する工程とを少なくとも備えた回路基板の製造方法。

20. 前記絶縁基板として、合成樹脂フィルムまたはアラミドエポキシ樹脂、ガラスエポキシ樹脂等の半硬化状態の樹脂含浸織布または不織布基板を用いることを特徴とする請求項19に記載の回

路基板の製造方法。

21. 所定の部位に電気的に接続している導電性構造であって、発泡性材料の発泡によって形成された多数の実質上空洞を有することを特徴とする導電性構造。

22. 前記導電性構造は、請求項1記載の導電性ペーストを利用して形成された、多数の実質上空洞を有する導電性構造であることを特徴とする請求項21記載の導電性構造。

23. 前記発泡によって形成された、多数の実質上空洞を有する導電性構造が、 $1 \mu\text{m}$ 以上 $100 \mu\text{m}$ 以下の空孔を $3\sim50\text{ vol\%}$ 有することを特徴とする請求項21記載の導電性構造。

24. 前記発泡によって形成された多数の実質上空洞を有する導電性構造の、体積抵抗率が $10^{-6}\Omega \cdot \text{cm}$ 以上 $10^{-2}\Omega \cdot \text{cm}$ 以下である請求項21記載の導電性構造。

25. 内部に電極を有するセラミック電子部品において、前記内部の電極と電気的に接続し、かつ端部に形成された外部電極部が、請求項22記載の、多数の実質上空洞を有する導電性構造を有することを特徴とするセラミック電子部品。

26. 内部に電極を有し、外部端子電極と導電体を介して電気的接続をとる、ケーシングタイプあるいはモールドタイプの電子部品であって、

前記内部の電極と、外部電極あるいは外部電極に電気的に接続されたリード電極とを互いに接続するための導電体が、請求項22記載の、多数の実質上空洞を有する導電性構造を有することを特徴す

る電子部品。

27. 電子部品が基板上に電気的に接続された実装体において、前記接続部が、請求項22記載の、多数の実質上空洞を有する導電性構造を有することを特徴とする実装体。

28. 前記電子部品が、半導体装置であることを特徴とする請求項27記載の実装体。

29. 内部に電極を有するセラミック電子部品の製造方法において、

前記内部の電極が露出した端部の所定部位に、請求項1に記載の導電性ペーストを塗布する工程と、

前記導電性ペーストを加熱あるいは減圧して、前記導電性ペーストに含まれる発泡性材料を発泡させて外部電極部を形成する工程と、を備えたことを特徴とするセラミック電子部品の製造方法。

30. 所定の部位と、その部位とは別の所定の部位とを請求項1から12記載のいずれかの導電性ペーストを用いて接続する接続ステップと、

その後、前記導電性ペーストを加熱あるいは減圧して、その導電性ペーストに含有されている発泡性材料を発泡させる発泡ステップと、

を備えたことを特徴とする導電性ペーストを用いる電気的接続方法。

31. 前記発泡ステップで、同時に前記導電性ペーストの硬化を行うことを特徴とする請求項30記載の電気的接続方法。

3 2 . 前記発泡ステップの後に、前記導電性ペーストの硬化を行うステップを備えたことを特徴とする請求項 3 0 記載の電気的接続方法。

3 3 . 前記発泡ステップは所定の温度で行い、前記硬化ステップにおいては、前記所定の温度よりも高い温度で硬化を行うことを特徴とする請求項 3 2 記載の電気的接続方法。

3 4 . 前記所定の部位は電子部品の所定の部位であり、前記別の所定の部位は、基板の所定の部位であることを特徴とする請求項 3 0 の電気的接続方法。

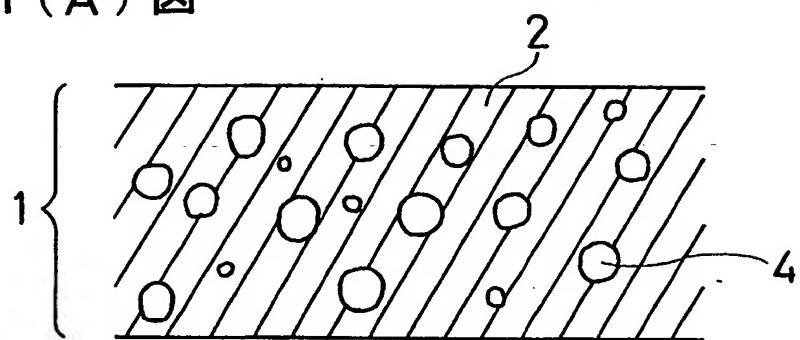
3 5 . 前記電子部品は、半導体装置であることを特徴とする請求項 3 4 記載の電気的接続方法。

3 6 . 前記所定の部位は、 内部に電極を有し、外部端子電極と導電体を介して電気的接続をとる、ケーシングタイプあるいはモールドタイプの電子部品の、前記内部の電極であり、

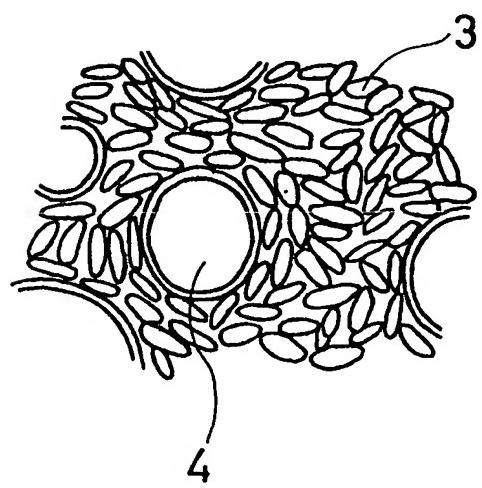
前記別の所定の部位は、 前記外部電極あるいは、前記外部電極に電気的に接続されたリード電極である請求項 3 0 記載の電気的接続方法。

1 / 1 2

第 1 (A) 図

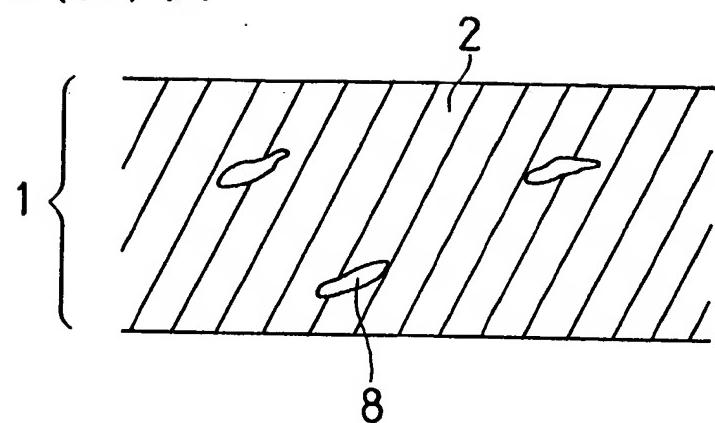


第 1 (B) 図

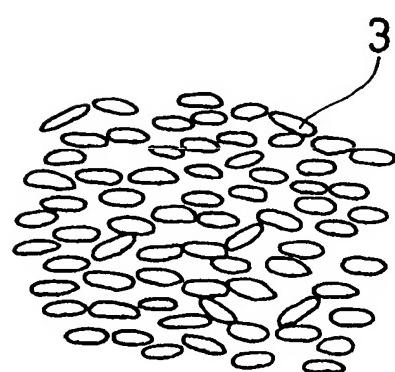


2 / 1 2

第 2(A) 図

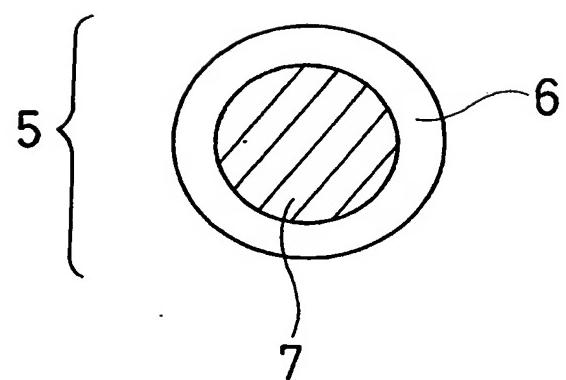


第 2(B) 図

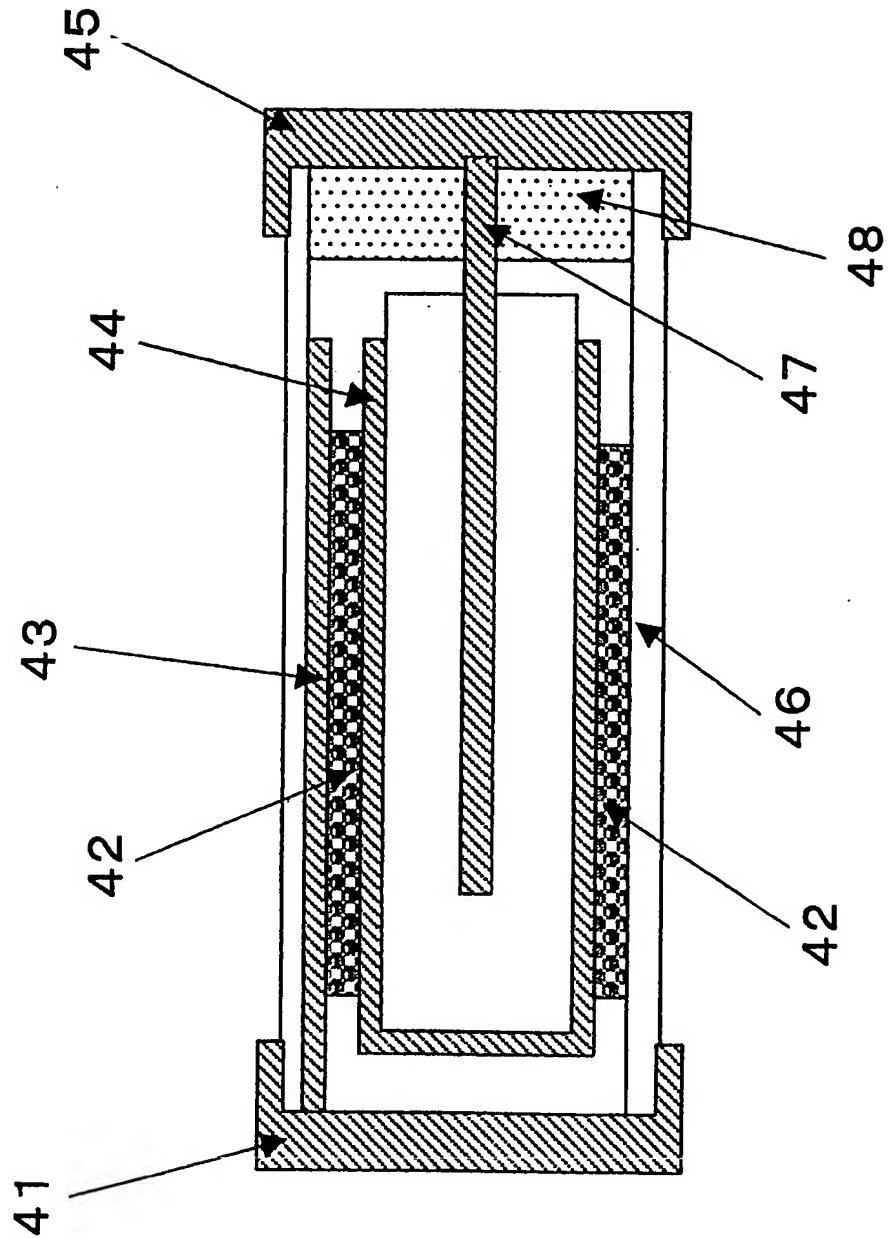


3 / 1 2

第3図

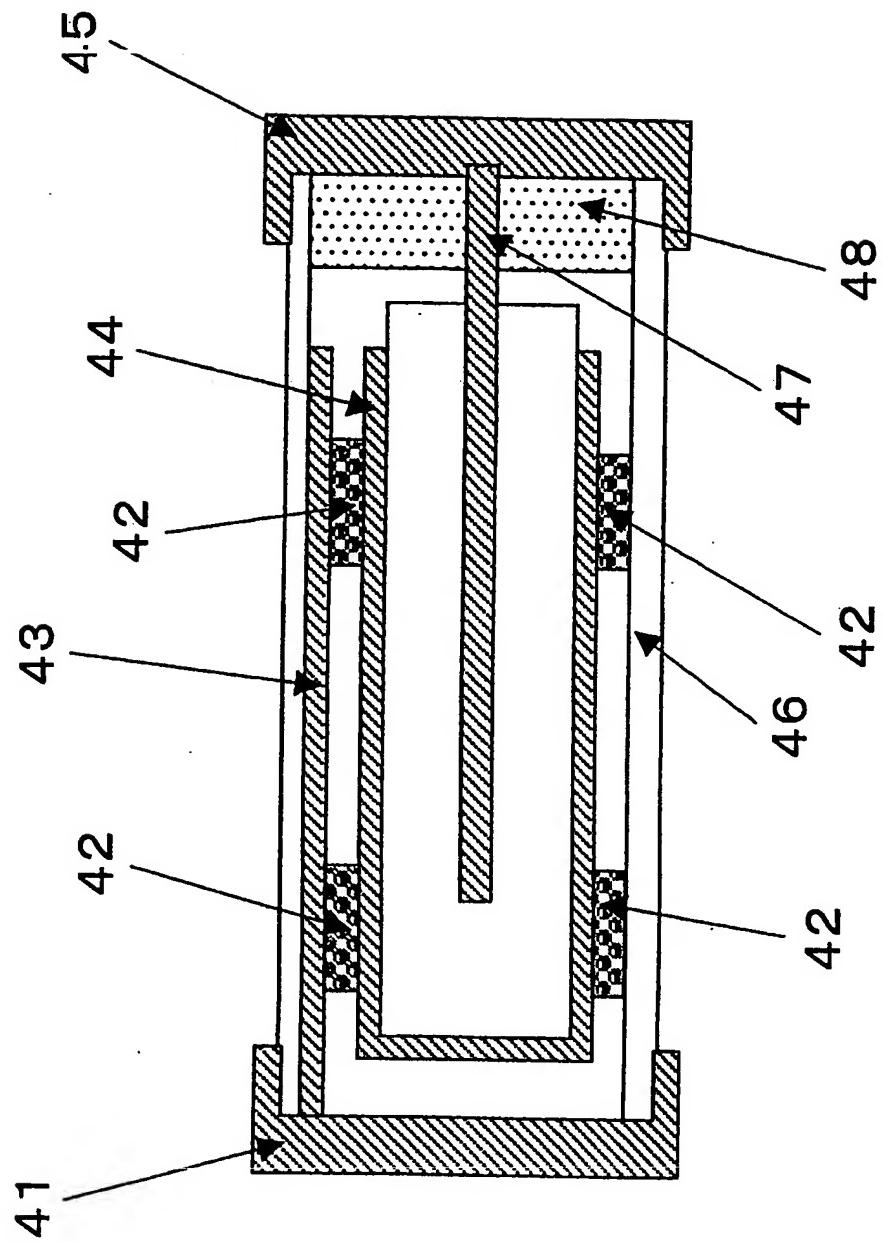


4 / 1 2



第4図

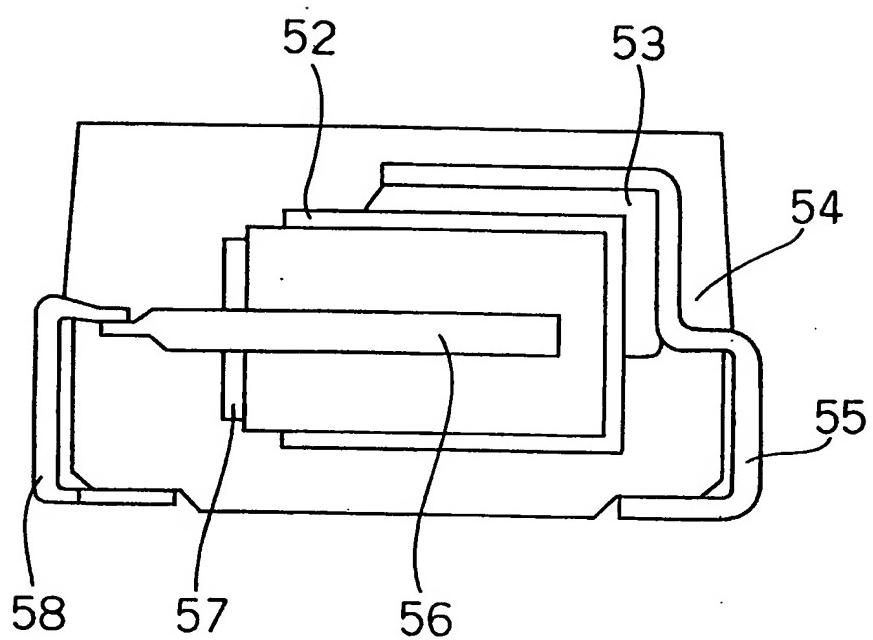
5 / 1 2



第 5 図

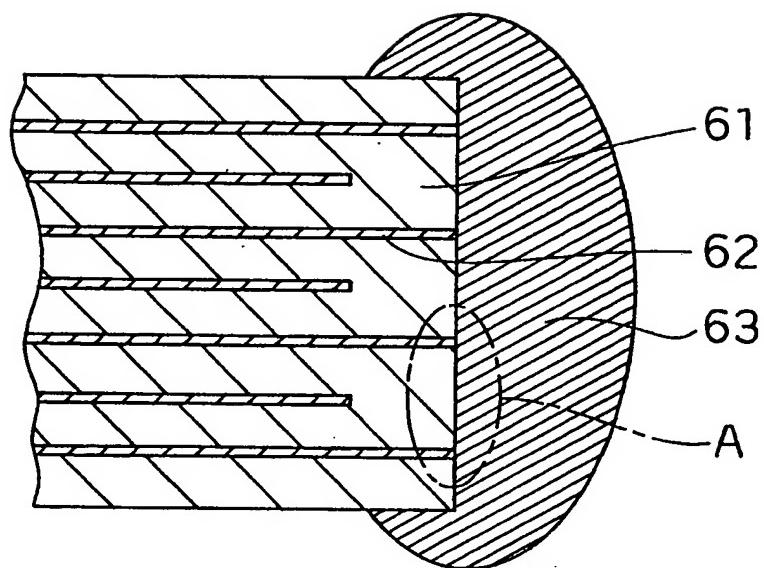
6 / 1 2

第 6 図



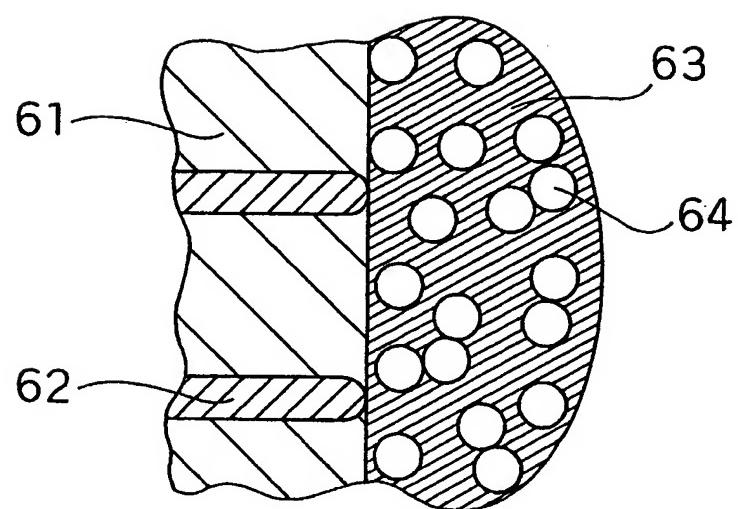
7 / 1 2

第 7 図

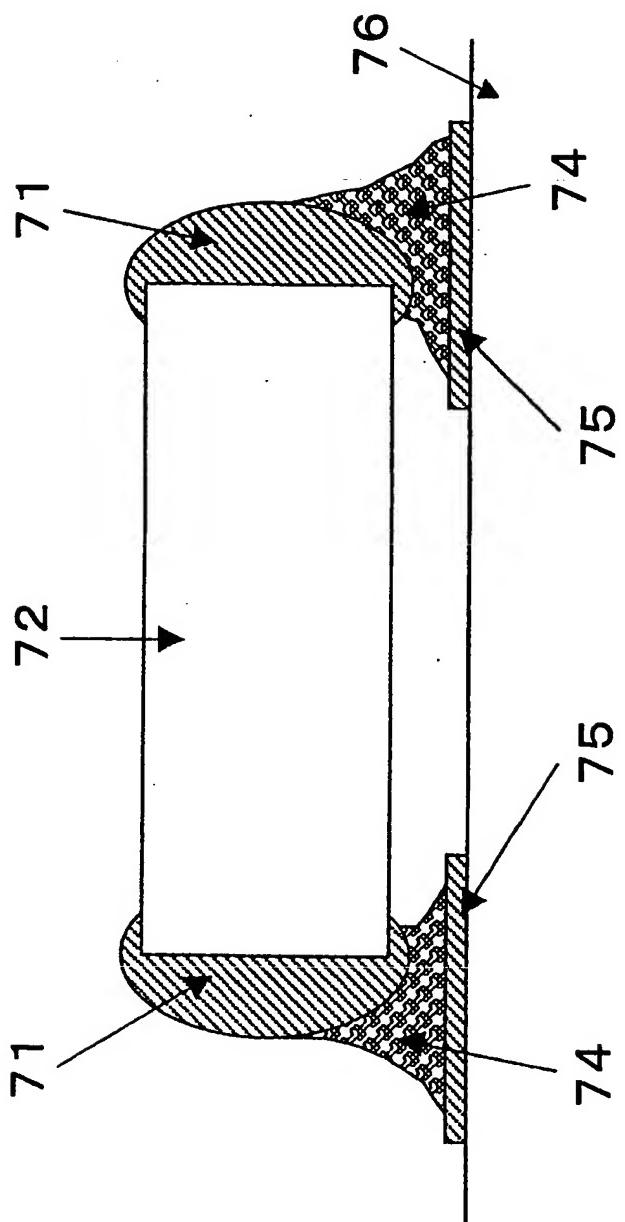


8 / 1 2

第8図



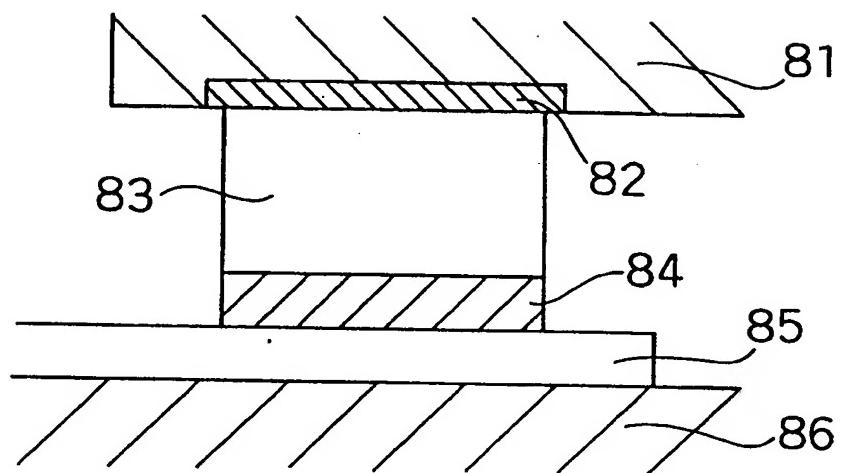
9 / 1 2



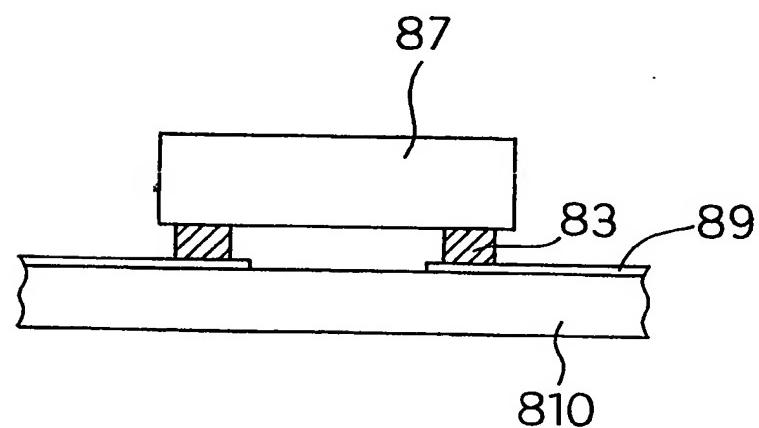
第 9 図

1 0 / 1 2

第 10(A) 図

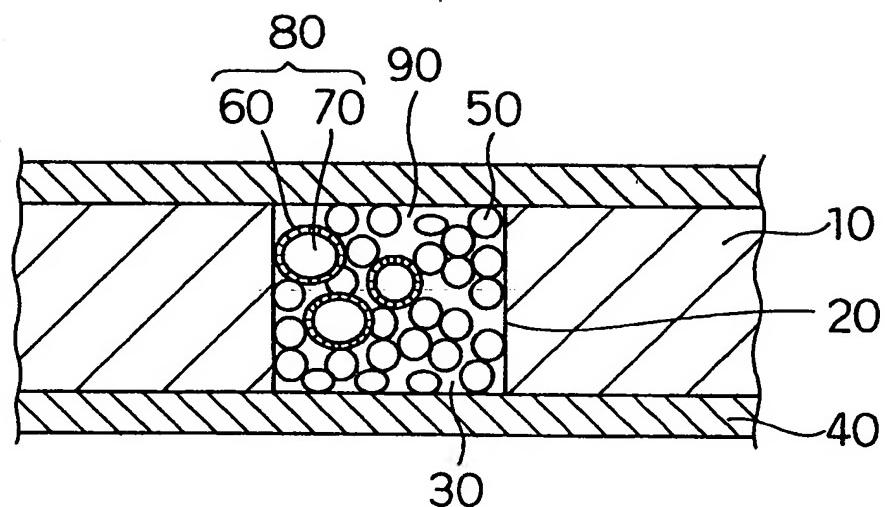


第 10(B) 図

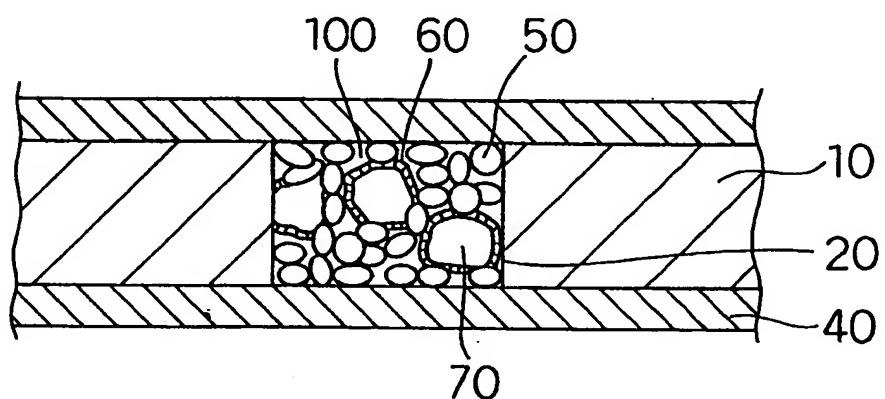


1 1 / 1 2

第 1 1 (A) 図

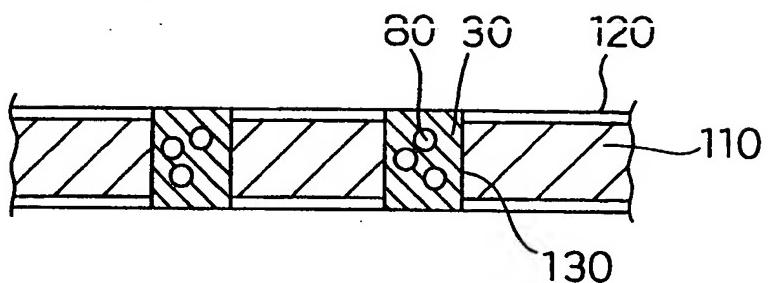


第 1 1 (B) 図

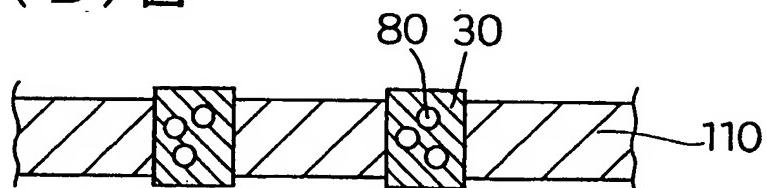


1 2 / 1 2

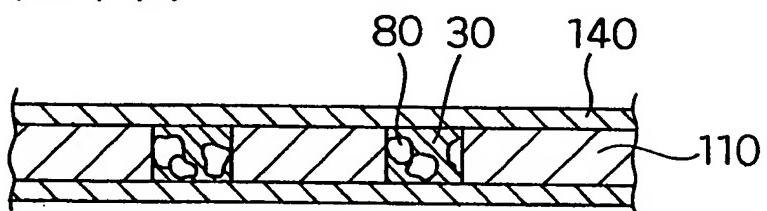
第 12(A) 図



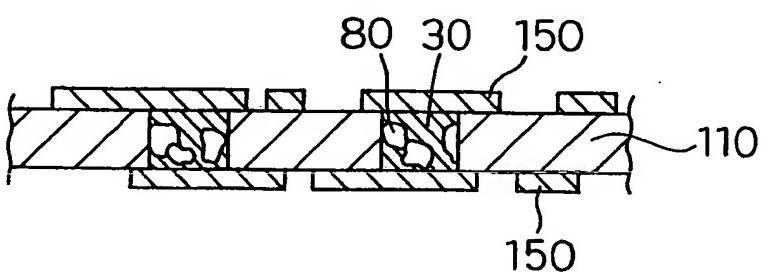
第 12(B) 図



第 12(C) 図



第 12(D) 図



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP99/04595

A. CLASSIFICATION OF SUBJECT MATTER

Int. Cl⁶ H01B1/20, C09J201/00, C09J9/02, H05K1/09, H05K3/40,
H01G1/01, H01G4/12

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int. Cl⁶ H01B1/20-1/24, C09J201/00, C09J9/02, H05K1/09,
H05K3/40, H01G1/01, H01G4/12

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched
 Jitsuyo Shinan Koho 1926-1996 Toroku Jitsuyo Shinan Koho 1994-1999
 Kokai Jitsuyo Shinan Koho 1971-1999 Jitsuyo Shinan Toroku Koho 1996-1999

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

JOIS
DIALOG

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	JP, 7-307351, A (Toshiba Chemical Corporation), 21 November, 1995 (21.11.95), Claims; column 1, line 11 to column 4, line 22, (Family: none)	1-3, 6-12, 21, 22-24
Y		
Y	JP, 61-113629, A (KANEKA CORPORATION), 31 May, 1986 (31.05.86), Claims, page 2, upper right column, line 12, to lower right Column, line 2 (Family: none)	4-5, 12-20, 25, 2 6, 27-28, 29, 30-36
Y	JP, 5-67868, A (TAIYO YUDEN CO., LTD.), 19 March, 1993 (19.03.93), Claims; Column 1, line 15 to Column 3, line 18; Figs. 1,3 (Family: none)	4-5, 12-16, 17-1 8, 19-20, 30-36
Y	JP, 6-139817, A (Sumitomo Bakelite Company, Limited.), 20 May, 1994 (20.05.94), Claims; Column 1, line 10 to Column 4, line 21; Figs. 3,4 (Family: none)	13-16, 17-18, 19-20, 29, 30-33

 Further documents are listed in the continuation of Box C. See patent family annex.

* Special categories of cited documents:	"T"	later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
"A" document defining the general state of the art which is not considered to be of particular relevance	"X"	document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
"E" earlier document but published on or after the international filing date	"Y"	document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	"&"	document member of the same patent family
"O" document referring to an oral disclosure, use, exhibition or other means		
"P" document published prior to the international filing date but later than the priority date claimed		

Date of the actual completion of the international search
30 November, 1999 (30.11.99)Date of mailing of the international search report
14 December, 1999 (14.12.99)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP99/04595

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	JP, 8-78803, A (Matsushita Electric Industrial Co., Ltd.), 22 March, 1996 (22.03.96), Claims; Figs. 1 to 3, (Family: none)	19-20
Y	JP, 8-162359, A (MURATA MFG. CO., LTD.), 21 June, 1996 (21.06.96), Claims; Column 1, line 9 to Column 6, line 15; Figs.1 to 4, (Family: none)	25,29
Y	JP, 9-153514, A (Matsushita Electric Industrial Co., Ltd.), 10 June, 1997 (10.06.97), Claims; Figs. 1 to 5, (Family: none)	27-28
Y	JP, 4-239709, A (Hitachi AIC Inc.), 27 August, 1992 (27.08.92), Claims; Column 2, lines 14 to 35; Fig. 1, (Family: none)	21-24,26,30-36
Y	JP, 53-88193, A (N.V. Philips Gloeilampenfabrieken), 03 August, 1978 (03.08.78) & NL, 7700231, A & DE, 2800102, A & FR, 2377744, A & GB, 1577912, A	21-24,26,30-36

国際調査報告

国際出願番号 PCT/JP99/04595

A. 発明の属する分野の分類(国際特許分類(IPC))

Int. C1⁶ H01B 1/20, C09J 201/00, C09J 9/02, H05K 1/09,
H05K 3/40, H01G 1/01, H01G 4/12

B. 調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int. C1⁶ H01B 1/20~1/24, C09J 201/00, C09J 9/02,
H05K 1/09, H05K 3/40, H01G 1/01, H01G 4/12

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1926~1996年
日本国公開実用新案公報 1971~1999年
日本国登録実用新案公報 1994~1999年
日本国実用新案登録公報 1996~1999年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

JOIS
DIALOG

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X	JP, 7-307351, A (東芝ケミカル株式会社), 21. 11月. 1995 (21. 11. 95), 特許請求の範囲及び第1欄第11行~第4欄第22行, (ファミリーなし)	1~3, 6~12, 21, 22~24
Y		4~5, 12~20, 25, 26, 27~28, 29, 30~36
Y	JP, 61-113629, A (鎌淵化学工業株式会社), 3. 5月. 1986 (31. 05. 86), 特許請求の範囲及び第2頁右上欄第12行~同頁右下欄第2行, (ファミリーなし)	4~5, 12~16, 17~18, 19~20, 30~

C欄の続きにも文献が列挙されている。

パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの
 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献(理由を付す)
 「O」口頭による開示、使用、展示等に言及する文献
 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
 「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
 「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
 「&」同一パテントファミリー文献

国際調査を完了した日
30. 11. 99

国際調査報告の発送日
14.12.99

国際調査機関の名称及びあて先
日本国特許庁 (ISA/JP)
郵便番号 100-8915
東京都千代田区霞が関三丁目4番3号

特許庁審査官(権限のある職員)
小川 進

4X 8414

電話番号 03-3581-1101 内線 3477

C(続き) 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	JP, 5-67868, A (太陽誘電株式会社), 19. 3月. 1993 (19. 03. 93), 特許請求の範囲、第1欄第15行 ~第3欄第18行及び図1、図3, (ファミリーなし)	36 13~16, 17~ 18, 19~20, 29, 30~33
Y	JP, 6-139817, A (住友ベークライト株式会社), 2 0. 5月. 1994 (20. 05. 94), 特許請求の範囲、第1 欄第10行~第4欄第21行 及び図3~図4, (ファミリーな し)	13~16, 17~ 18, 19~20
Y	JP, 8-78803, A (松下電器産業株式会社), 22. 3 月. 1996 (22. 03. 96), 特許請求の範囲及び図1~図 3, (ファミリーなし)	19~20
Y	JP, 8-162359, A (株式会社村田製作所), 21. 6 月. 1996 (21. 06. 96), 特許請求の範囲、第1欄第9 行~第6欄第15行及び図1~図4, (ファミリーなし)	25, 29
Y	JP, 9-153514, A (松下電器産業株式会社), 10. 6月. 1997 (10. 06. 97), 特許請求の範囲及び図1~ 図5, (ファミリーなし)	27~28
Y	JP, 4-239709, A (日立エーアイシー株式会社), 2 7. 8月. 1992 (27. 08. 92), 特許請求の範囲、第2 欄第14~35行及び図1, (ファミリーなし)	21~24, 26, 30~36
Y	JP, 53-88193, A (エヌ・バー・フィリップス・フル ーイランペンファブリケン), 3. 8月. 1978 (03. 08. 78) & NL, 7700231, A & DE, 280010 2, A & FR, 2377744, A & GB, 157791 2, A	21~24, 26, 30~36